
1) Quale operazione logica è disegnata nello schema circuitale?



Segna una sola risposta

- a. AND
- b. OR

2) L'operazione di OR fornisce l'uscita 1 se almeno uno degli operandi interrogati ha stato 1?

Segna una sola risposta

- a. Sì
- b. No

3) Quale operazione logica è rappresentata nello schema circuitale?



Segna una sola risposta

- a. AND
- b. OR

4) L'operazione di AND fornisce l'uscita 1 se almeno uno degli operandi interrogati ha stato 1?

Segna una sola risposta

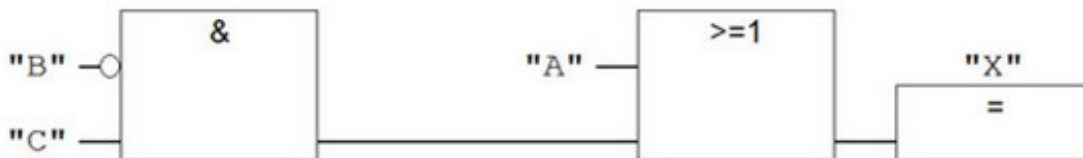
- a. Sì
- b. No

5) Quali operazioni sono corrette se la variabile Y viene elaborata attraverso le variabili A e B?

Segna una o più risposte

- a) Operazione logica AND: A=1; B=1; Y=1
- b) Operazione logica AND: A=1; B=1; Y=0
- c) Operazione logica AND: A=1; B=0; Y=1
- d) Operazione logica OR: A=1; B=1; Y=1
- e) Operazione logica OR: A=1; B=1; Y=0
- f) Operazione logica OR: A=1; B=0; Y=1

6) Del seguente circuito con porte logiche AND e OR, quale soluzione indicata con 1, 2, o 3 è corretta?



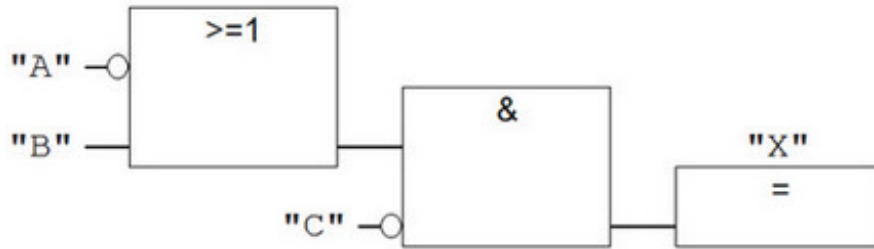
&: porta logica AND
>=1: porta logica OR

A	B	C	(1)	(2)	(3)
0	0	0	0	0	0
0	0	1	1	0	1
1	0	0	1	0	0
1	0	1	1	1	0
1	1	1	1	1	1

Segna una sola risposta

- a) La soluzione (1) è quella corretta
- b) La soluzione (2) è quella corretta
- c) La soluzione (3) è quella corretta
- d) Nessuna delle soluzioni indicate è corretta

7) Del seguente circuito con porte logiche AND e OR, quale soluzione indicata con 1, 2, o 3 è corretta?



s: porta logica AND
 >=1: porta logica OR

A	B	C	(1)	(2)	(3)
0	0	0	0	1	0
0	0	1	0	0	0
1	0	0	0	0	0
1	0	1	0	0	0
1	1	1	0	1	1

Segna una sola risposta

- La soluzione (1) è quella corretta
- La soluzione (2) è quella corretta
- La soluzione (3) è quella corretta
- Nessuna delle tre soluzioni indicate è corretta

8) Indicare tutte le affermazioni corrette

Segna una o più risposte

- L'operazione di AND esegue la funzione di prodotto logico degli ingressi
- L'operazione di AND esegue la funzione di somma logica degli ingressi
- L'operazione di OR esegue la funzione di prodotto logico degli ingressi
- L'operazione di OR esegue la funzione di somma logica degli ingressi

9) Il sistema numerico binario quante cifre utilizza?

Segna una sola risposta

- 2
- 8
- 10
- 16

10) Il sistema numerico esadecimale quante cifre utilizza?

Segna una sola risposta

- a. a) 2
 - b. b) 8
 - c. c) 10
 - d. d) 16
-

11) Da quanti bit è composto un byte?

Segna una sola risposta

- a. a) 2
 - b. b) 4
 - c. c) 7
 - d. d) 8
-

12) Da quanti bit è composta una word?

Segna una sola risposta

- a. a) 8
 - b. b) 12
 - c. c) 16
 - d. d) 32
-

13) Da quanti byte è composta una doppia word?

Segna una sola risposta

- a. a) 2
 - b. b) 4
 - c. c) 16
 - d. d) 32
-

14) Qual è il bit più significativo di un byte?

Segna una sola risposta

- a. a) Il bit all'estrema sinistra
 - b. b) Il bit all'estrema destra
-

15) Quel è il bit che identifica il segno in un sistema numerico binario?

Segna una sola risposta

- a. a) Il bit all'estrema sinistra della cifra
 - b. b) Il bit all'estrema destra della cifra
-

16) Quel è la memoria che necessita di essere alimentata di continuo per poter mantenere i dati?

Segna una sola risposta

- a. a) RAM
- b. b) ROM
- c. c) EPROM
- d. d) EEPROM